

<b>Студијски програм: ОСС ЕР, ОСС ИТ</b>			
<b>Назив предмета: ПРОЈЕКТОВАЊЕ ДИГИТАЛНИХ СИСТЕМА</b>			
<b>Наставник: Дејан К. Вељковић</b>			
<b>Статус предмета: Изборни : ОСС ЕР-ЕИР, ОСС ИТ</b>			
<b>Број ЕСПБ: 6</b>			
<b>Услов: нема услова</b>			
<b>Циљ предмета</b> Овладавање техникама пројектовања дигиталних система на програмском нивоу.			
<b>Исход предмета</b> Практично знање из области моделовања, пројектовања и формалног описа дигиталних система.			
<b>Садржај предмета:</b> <i>Теоријска настава</i> Формално Описивање Хардвера. Основе VHDL Програмског језика за Опис Хардвера. Методологија VHDL Дизајна. Основна Концепција VHDL-а. Структурална Спецификација Хардвера. Дизајн Организације и Параметризације. Алати за Опис Вишег Нивоа. Опис Протока Података. Опис Понашања Хардверског Система. CPU Моделовање Дискретног Дизајна. Моделовање Интерфејса. <i>Практична настава</i> Пројектовање дигиталних система и програмски задаци. Предвиђено је више вежби на рачунару.			
<b>Литература:</b> 1. Ben Cohen “ <i>VHDL Coding Styles and Methodologies</i> ”, Kluwer Academic Publishers, Second Edition, 2006. 2. Mark Zwolinski: “ <i>Digital System Design with VHDL</i> ”, Prentice Hall; Second Edition, 2003. 3. Peter J. Ashenden: “ <i>The Designer's Guide to VHDL (Systems on Silicon)</i> ”, Morgan Kaufmann, Second Edition 2002. 4. Blaine Readler: „ <i>Vhdl By Example</i> “, Full Arc Press, 2014.			
<b>Број часова активне наставе: 4</b>	<b>Теоријска настава: 2</b>		<b>Практична настава: 2</b>
<b>Методе извођења наставе:</b> Предавања и вежбе се обављају класично, или уз помоћ видеобим презентација. Више вежби се обавља на рачунару.			
<b>Оцена знања (максимални број поена 100)</b>			
<b>Предиспитне обавезе</b>	поена	<b>Завршни испит</b>	поена
активност у току предавања	<b>10</b>	писмени испит	<b>70</b>
колоквијум	<b>20</b>		